

МИКРОСХЕМЫ ПАМЯТИ



ОДНОКРАТНО ПРОГРАММИРУЕМЫЕ ПЗУ И ПЗУ С УФ СТИРАНИЕМ (ОТР EPROM, UV EPROM)

Наименование	Объем памяти, байт	Организация памяти	Напряжение питания, В	Время доступа, нс	Тип корпуса
M27C256B	256 K	x8	5	45-150	FDIP-28W, PDIP-28, PLCC-32, TSOP-28
M27C512	512 K	x8	5	45-150	FDIP-28W, PDIP-28, PLCC-32, TSOP-28
M27C516	512 K	x16	5	45-100	PLCC-44, TSOP-40B
M27C1001	1 M	x8	5	35-150	FDIP-32W, PDIP-32, PLCC-32, TSOP-32A
M27C1024	1 M	x16	5	35-150	FDIP-40W, PDIP-40, PLCC-44, TSOP-40B
M27C2001	2 M	x8	5	35-150	FDIP-32W, PDIP-32, PLCC-32, TSOP-32A
M27C202	2 M	x16	5	45-100	FDIP-40W, PDIP-40, PLCC-44, TSOP-40B
M27C4001	4 M	x8	5	35-150	FDIP-32W, PDIP-32, PLCC-32, TSOP-32A
M27C4002	4 M	x16	5	45-150	FDIP-40W, PDIP-40, PLCC-44, TSOP-40A
M27C400	4 M	x8/16	5	50-100	FDIP-40W, PDIP-40, PLCC-44, TSOP-48
M27C800	8 M	x8/16	5	50-120	FDIP-42W, PDIP-42, PLCC-44,
M27C801	8 M	x8	5	45-150	FDIP-32W, PDIP-32, PLCC-32, TSOP-32A
M27C160	16 M	x8/16	5	50-120	FDIP-42W, PDIP-42
M27C322	32 M	x16	5	50-100	FDIP-42W, PDIP-42
M27C320	32 M	x8/16	5	50-100	PLCC-44, TSOP-48
M27V160	16 M	x8/16	3	100-150	FDIP-42W, PDIP-42, SOP-44
M27V322	32 M	x16	3	100-150	FDIP-42W, PDIP-42
M27W256	256 K	x8	3	70-100	FDIP-28W, PDIP-28, PLCC-32, TSOP-28
M27W512	512 K	x8	3	70-100	FDIP-28W, PDIP-28, PLCC-32, TSOP-28
M27W101	1 M	x8	3	70-100	FDIP-32W, PDIP-32, PLCC-32, TSOP-32A
M27W102	1 M	x16	3	70-100	FDIP-40W, PDIP-40, PLCC-44, TSOP-40B
M27W201	2 M	x8	3	70-100	FDIP-32, PDIP-32, PLCC-32, TSOP-32A
M27W202	2 M	x16	3	80-120	FDIP-40, PDIP-40, PLCC-44, TSOP-40B
M27W401	4 M	x8	3	70-100	FDIP-32W, PDIP-32, PLCC-32, TSOP-32A
M27W402	4 M	x16	3	80-120	FDIP-40W, PDIP-40, PLCC-44, TSOP-40A
M27W400	4 M	x8/16	3	80-120	FDIP-40W, PDIP-40, PLCC-44
M27W801	8 M	x8	3	80-120	FDIP-32W, PDIP-32, PLCC-32, TSOP-32A
M27W800	8 M	x8/16	3	90-100	FDIP-42W, PDIP-42, PLCC-44

СИСТЕМА ОБОЗНАЧЕНИЙ ДЛЯ EPROM

M27	C	256	XX	XX	X
1	2	3	4	5	6

1. Тип микросхемы
M27 – EPROM
2. Напряжение питания
C – 5 В; W – 2.7 В - 3.6 В
3. Объем и организация памяти
256 – 256 Кб (x8)
512 – 512 Кб (x8)
516 – 512 Кб (x16)
1001 – 1 Мб (x8)
1024 – 1 Мб (x16)
2001 – 2 Мб (x8)
202 – 2 Мб (x16)
4001 – 4 Мб (x8)
4002 – 4 Мб (x16)
400 – 4 Мб (x8/x16)
801 – 8 Мб (x8)
800 – 8 Мб (x8/x16)
160 – 16 Мб (x8/x16)
322 – 32 Мб (x16)
320 – 32 Мб (x8/x16)
642 – 64 Мб (x16)
640 – 64 Мб (x8/x16)
4. Время доступа, нс
5. Тип корпуса
B – PDIP N = TSOP
F – FDIPW K = PLCC
C – PLCC M = SO
6. Диапазон раб. температур
1 – 0...+70°C
3 – -40...+125°C
6 – -40...+85°C

EEPROM ПАМЯТЬ

Наименование	Объем памяти, байт	Организация памяти	Напряжение питания, В	Интерфейс	Частота последов. шины, МГц	Тип корпуса
M24C01	1 K	x8	1.8/3/5	I2C	0.1/0.4	PSDIP-8, SOP-8, TSSOP-8
M24C02	2 K	x8	1.8/3/5	I2C	0.1/0.4	PSDIP-8, SOP-8, TSSOP-8
M24C04	4 K	x8	1.8/3/5	I2C	0.1/0.4	PSDIP-8, SOP-8, TSSOP-8
M24C08	8 K	x8	1.8/3/5	I2C	0.1/0.4	PSDIP-8, SOP-8, TSSOP-8
M24C16	16 K	x8	1.8/3/5	I2C	0.1/0.4	PSDIP-8, SOP-8, TSSOP-8, SBGA-5
M24C32	32 K	x8	1.8/3/5	I2C	0.1/0.4	PSDIP-8, SOP-8, SOP-8W, TSSOP-8
M24C64	64 K	x8	1.8/3/5	I2C	0.1/0.4	PSDIP-8, SOP-8, SOP-8W, TSSOP-8
M24128	128 K	x8	3/5	I2C	0.4	PSDIP-8, SOP-8, TSSOP-14, TSSOP-8
M24256	256 K	x8	3/5	I2C	0.4	PSDIP-8, SOP-8W, SOP-8, TSSOP-14, SBGA-7, TSSOP-8, SBGA-8
M24512	512 K	x8	1.8/3/5	I2C	0.4	PSDIP-8, LGA-8, SOP-8W
M93C06	256	x8/16	1.8/3/5	MICROWIRE	1	PSDIP-8, SOP-8
M93C46	1 K	x8/16	1.8/3/5	MICROWIRE	1	PSDIP-8, SOP-8, TSSOP-8
M93S46	1 K	x16	1.8/3/5	MICROWIRE	1	PSDIP-8, SOP-8
M93C56	2 K	x8/16	1.8/3/5	MICROWIRE	1	PSDIP-8, SOP-8
M93S56	2 K	x16	1.8/3/5	MICROWIRE	1	PSDIP-8, SOP-8
M93C66	4 K	x8/16	1.8/3/5	MICROWIRE	1	PSDIP-8, SOP-8, TSSOP-8
M93S66	4 K	x16	1.8/3/5	MICROWIRE	1	PSDIP-8, SOP-8
M93C76	8 K	x8/16	1.8/3/5	MICROWIRE	1	PSDIP-8, SOP-8
M93C86	16 K	x8/16	1.8/3/5	MICROWIRE	1	PSDIP-8, SOP-8
M95010	1 K	x8	1.8/3/5	SPI	5	PSDIP-8, SOP-8, TSSOP-8
M95020	2 K	x8	1.8/3/5	SPI	5	PSDIP-8, SOP-8, TSSOP-8
M95040	4 K	x8	1.8/3/5	SPI	5	PSDIP-8, SOP-8, TSSOP-8
M95080	8 K	x8	1.8/3/5	SPI	5/10	PSDIP-8, SOP-8, TSSOP-8
M95160	16 K	x8	1.8/3/5	SPI	5/10	PSDIP-8, SOP-8, TSSOP-14, TSSOP-8
M95320	32 K	x8	1.8/3/5	SPI	5/10	PSDIP-8, SOP-8, TSSOP-14
M95640	64 K	x8	1.8/3/5	SPI	5/10	PSDIP-8, SOP-8, TSSOP-14
M95128	128 K	x8	1.8/3/5	SPI	5/10	PSDIP-8, SOP-8, TSSOP-14
M95256	256 K	x8	1.8/3/5	SPI	5/10	PSDIP-8, SOP-8

СИСТЕМА ОБОЗНАЧЕНИЙ ДЛЯ EEPROM

M24	C01	W	BN	3
1	2	3	4	5

1. Тип микросхемы и используемый интерфейс
M93 – EEPROM Microwire
M24 – EEPROM I²C
M95 – EEPROM SPI
2. Объем памяти
C01 – 1 Кб
C02 – 2 Кб
C04 – 4 Кб
C08 – 8 Кб
C16 – 16 Кб
C32 – 32 Кб
128 – 128 Кб
256 – 256 Кб
512 – 512 Кб
3. Напряжение питания
не обознач. – 4.5-5.5 В
W – 2.5-5.5 В
R – 1.8-5.5 В
S – 1.8-3.6 В
V – 2.7-3.6 В
4. Тип корпуса
BN – PSDIP-8
DL – TSSOP-14
DW – TSSOP-8
EA – SBGA
LA – LGA
MN, MW – SO-8
ML – SO-14
PA, PB – SOT-23-3
5. Диапазон рабочих температур
3 – -40...+125°C
6 – -40...+85°C

ПЗУ СПЕЦИАЛЬНОГО ПРИМЕНЕНИЯ

Наименование	Объем памяти, байт	Организация памяти	Напряж. питания, В	Интерфейс	Частота последов. шины, кГц	Тип корпуса	Особенности
M34C00	384	x8	3/5	I2C	400	SOP-8, TSSOP-8	Хранение серийн./идентифик. номера, кодируемый доступ к записи
ST24FC21	1 K	x8	3/5	I2C	100/400	PSDIP-8, SOP-8	"Plug&Play" мониторы, вер. VESA2.0
ST24FW21	1 K	x8	3/5	I2C	100/400	PSDIP-8, SOP-8	"Plug&Play" мониторы, вер. VESA2.0
ST24LC21B	1 K	x8	3/5	I2C	100/400	PSDIP-8, SOP-8	"Plug&Play" мониторы, вер. VESA1.0
M34A02	2 K	x8	3	SMBus	100	SOP-8, TSSOP-8	Материнские платы для PC, SMBus шина для ACR карт
M34C02	2 K	x8	1.8/3/5	I2C	100/400	SOP-8, TSSOP-8, PSDIP-8	Идентифицир. "Plug&Play" DIMM модулей, детектир. наличия данных
M24164	16 K	x8	3/5	I2C	400	PSDIP-8, SOP-8	Идентифицирование "Plug&Play" DIMM модулей, управление записью
M34D64	64 K	x8	1.8/3/5	I2C	400	PSDIP-8, SOP-8	Хранение перем. данных, контроль записи на аппаратном уровне

Микросхемы с УФ стиранием выпускаются в керам. FDIP корпусах. Однократно программ. ПЗУ - в корп. PDIP, TSOP и PLCC.

FLASH ПАМЯТЬ С ПОСЛЕДОВАТЕЛЬНЫМ СТРАНИЧНЫМ ДОСТУПОМ

Наименование	Объем памяти, байт	Организация памяти	Напряжение питания, В	Интерфейс	Частота последов. шины, МГц	Тип корпуса
M25P05	512 K	x8	3	SPI	25	SOP-8, SOP-8W
M25P10	1 M	x8	3	SPI	25	SOP-8, SOP-8W
M25P20	2 M	x8	3	SPI	25	SOP-8, SOP-8W



МИКРОСХЕМЫ ПАМЯТИ

FLASH ПАМЯТЬ С УСОВЕРШЕНСТВОВАННОЙ АРХИТЕКТУРОЙ

Наименование	Объем памяти, Мб	Напряж. питания, В	Организация памяти	Время доступа, нс	Особенности	Тип корпуса
M59DR008	8	1.8	x16	35–100	Два банка (4 + 4 Мбайт), страничный режим, верхняя/нижняя загрузка	TSOP-48, FBGA-48
M59DR016	16	1.8	x16	35–100	Напряжение питания 1.8 В, верхняя/нижняя загрузка	FBGA-48
M59DR032	32	1.8	x16	35–100	Два банка (4 + 28 Мбайт), страничный режим, верхняя/нижняя загрузка	TSOP-48, FBGA-48
M59MR032	32	1.8	x16	100	Пакетный режим, два банка (8 + 24 Мбайт), мультиплекс. адрес/данные, верхняя/нижняя загрузка	uBGA-46
M58LW064A	64	3	x8/16	110	Поблочное стирание, пакетный режим, страничный режим, равные блоки	TSOP-56, LBGA-54
M58LW064B	64	3	x8/16	110	Поблочное стирание, пакетный режим, страничный режим, равные блоки	PQFP-80, TSOP-86(II)
M50FW040	4	3	x8	–	Встроенный программный HUB для PC BIOS, равные блоки	PLCC-32, TSOP-40
M50FW080	8	3	x8	–	Встроенный программный HUB для PC BIOS, равные блоки	PLCC-32, TSOP-40
M58BF008	8	5	x32	90	Пакетный режим, 40 МГц, верхняя/нижняя загрузка	PQFP-80, LBGA-80
M58BW016	8	3	x32	80–100	Синхронное чтение, верхняя/нижняя загрузка	PQFP-80, LBGA-80

FLASH ПАМЯТЬ ПРОМЫШЛЕННОГО ИСПОЛНЕНИЯ

Наименование	Объем памяти, Мб	Напряж. питания, В	Организация памяти	Время доступа, нс	Особенности	Тип корпуса
M29F010	1	5	x8	45–120	Равные блоки	PDIP-32, PLCC-32, TSOP-32A
M29F102	1	5	x16	35–70	Верхняя/нижняя загрузка	TSOP-40B, PLCC-44
M29F002	2	5	x8	45–120	Верхняя/нижняя загрузка	PDIP-32, PLCC-32, TSOP-32A
M29F200	2	5	x8/16	45–90	Верхняя/нижняя загрузка	TSOP-48, SOP-44
M29F040	4	5	x8	45–90	Равные блоки	PDIP-32, PLCC-32, TSOP-32A
M29F400	4	5	x8/16	45–90	Верхняя/нижняя загрузка	TSOP-48, SOP-44
M29F080	8	5	x8	70–120	Равные блоки	TSOP-40A, SOP-44
M29F800	8	5	x8/16	70–90	Верхняя/нижняя загрузка	TSOP-48, SOP-44
M29F016	16	5	x8	55–90	Равные блоки	TSOP-40A, SOP-44
M29F160	16	5	x8/16	55–70	Верхняя/нижняя загрузка	TSOP-48
M29W010	1	3	x8	45–90	Равные блоки	PLCC-32, TSOP-32A
M29W102	1	3	x16	50–90	Верхняя/нижняя загрузка	TSOP-40B
M29W022	2	3	x8	55–90	Верхняя/нижняя загрузка	PLCC-32
M29W200	2	3	x8/16	55–120	Верхняя/нижняя загрузка	TSOP-48, SOP-44
M29W040	4	3	x8	55–120	Равные блоки	PLCC-32, TSOP-32A, TSOP-32B
M29W004	4	3	x8	55–120	Верхняя/нижняя загрузка	TSOP-40A
M29W400	4	3	x8/16	55–120	Верхняя/нижняя загрузка	TSOP-48, SOP-44, TFBGA-48
M29W008	8	3	x8	80–120	Верхняя/нижняя загрузка	TSOP-40A
M29W800	8	3	x8/16	80–120	Верхняя/нижняя загрузка	TSOP-48, SOP-44, LFBGA-48
M29W160	16	3	x8/16	70–120	Верхняя/нижняя загрузка	TSOP-48, LFBGA-48
M29W320	32	3	x16	70–90	Верхняя/нижняя загрузка	TSOP-48, TFBGA-48
M28W800	8	2x3	x8/16	90–100	Верхняя/нижняя загрузка	TSOP-48, TFBGA-45
M28W160	16	2x3	x8/16	90–100	Верхняя/нижняя загрузка	TSOP-48, TFBGA-46
M28W320	32	2x3	x16	90–100	Верхняя/нижняя загрузка	TSOP-48, TFBGA-47

СИСТЕМА ОБОЗНАЧЕНИЙ

M29	F	400	B	B	12	M	1
1	2	3	4	5	6	7	8

1. Тип микросхемы

M28 – технология «Intel»
M29 – технология «AMD»
M5X – технология «ST»

2. Напряжение питания

F – 5 В
W – 3 В

3. Объем и организация памяти

010 – 1 Мб, (x8) Равные блоки
100 – 1 Мб, (x8/x16) Верхняя/нижняя загрузка
102 – 1 Мб, (x16) Верхняя/нижняя загрузка
002 – 2 Мб, (x8) Верхняя/нижняя загрузка
022 – 2 Мб, (x8) Верхняя/нижняя загрузка
200 – 2 Мб, (x8/x16) Верхняя/нижняя загрузка
040 – 4 Мб, (x8) Равные блоки
004 – 4 Мб, (x8) Верхняя/нижняя загрузка
400 – 4 Мб, (x8/x16) Верхняя/нижняя загрузка
008 – 8 Мб, (x8) Верхняя/нижняя загрузка
080 – 8 Мб, (x8) Равные блоки
800 – 8 Мб, (x8/x16) Верхняя/нижняя загрузка
016 – 16 Мб, (x16) Равные блоки
160 – 16 Мб, (x8/x16) Верхняя/нижняя загрузка
320 – 32 Мб, (x16) Верхняя/нижняя загрузка
032 – 32 Мб, (x16) Равные блоки
640 – 64 Мб, (x16) Верхняя/нижняя загрузка

4. Дополнительный индекс

5. Расположение блоков памяти

B – нижняя загрузка
T – верхняя загрузка
не обознач. – равные блоки

6. Время доступа, нс

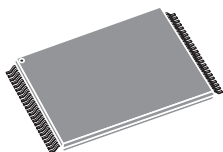
7. Тип корпуса

B – PDIP
N, NZ – TSOP
K – PLCC 32
M – SO44
ZA – FBGA
ZB – BGA
ZC – TFBGA
Gx – uBGA

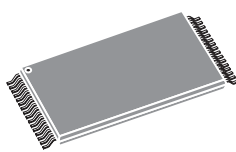
8. Диапазон рабочих температур

1 – 0...+70°C
3 – -40...+125°C
6 – -40...+85°C

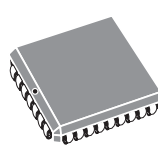
ТИПЫ КОРПУСОВ



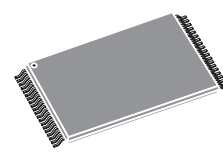
TSOP48



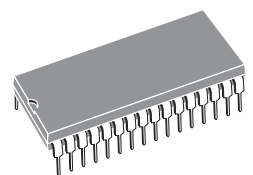
TSOP32A



PLCC32



TSOP40A



PDIP32